

Las Rozas, 12 de Enero de 2009

Estimado cliente:

En nombre de Agilent Technologies me complace invitarle al seminario:

“ANÁLISIS Y DEPURACIÓN DE SISTEMAS DIGITALES CON OSCILOSCOPIOS Y ANALIZADORES LÓGICOS”, que tendrá lugar en:

Bilbao (24 Febrero), **Santander** (25 Febrero), **Madrid UAM- Campus de Cantoblanco** (26 Febrero), **Santiago** (27 Febrero), **Granada** (3 Marzo), **Málaga** (4 Marzo), **Sevilla** (5 Marzo), **Valencia** (10 Marzo), **Madrid** (11 Marzo), **Barcelona UB** (12 Marzo), **Zaragoza** (13 Marzo), **Valladolid** (17 Marzo), **Badajoz** (18 Marzo).

La tecnología electrónica se extiende cada vez de forma más rápida alrededor de nosotros. Millones de personas emplean cada día dispositivos electrónicos como teléfonos móviles, ordenadores o televisores cuyo diseño no sería posible entender sin circuitos digitales basados en DSP's, FPGA's o PIC's.

Los ingenieros necesitan disponer de herramientas que permitan realizar estos diseños de forma rápida y sencilla, además de herramientas que permitan una validación y verificación de los mismos de forma fiable. Los osciloscopios y analizadores lógicos se presentan como una herramienta fundamental a la hora de comprobar qué partes de nuestro sistema se están comportando de la forma esperada o cuales de ellos no lo están haciendo.

A lo largo de este seminario mostraremos las principales herramientas para la depuración de sistemas digitales: **osciloscopios de señales mixtas** (MSOs) y **analizadores lógicos** (LAs), así como su integración en el dominio del tiempo, y finalmente analizaremos las principales soluciones que estos equipos nos proporcionan para la depuración de diseños con FPGA's y buses serie.

La agenda del seminario será la siguiente:

09:00- 09:15 – Introducción
09:15- 10:15 – Herramientas de depuración de diseños digitales mediante MSOs y analizadores lógicos
10:15- 10:45 – Técnicas de correlación temporal entre osciloscopios y analizadores lógicos
10:45- 11:15 – Café
11:15- 12:15 – Procedimientos avanzados de depuración en FPGAs
12:15- 13:15 – Análisis de buses serie de baja velocidad
13:15 – Cierre

La inscripción a este seminario es gratuita y el número de plazas limitado. Para hacer su reserva llame al teléfono **91 631 33 00**, o envíe el fax respuesta adjunto; si lo prefiere envíe un mensaje con sus datos de contacto a contactcenter_spain@agilent.com, especificando el día y lugar al que desea asistir.

Esperando contar con su presencia, reciba un cordial saludo.



Bernardo Carretero
Product Manager
Agilent Technologies Spain